

반도체시스템공학과

Department of Semiconductor Systems Engineering

학과 소개

반도체시스템공학과는 메모리반도체 및 시스템반도체, 지능형반도체, 차세대반도체 등 반도체 핵심 및 미래분야를 선도할 수 있는 전문화된 고급인재 양성을 목표로 한다. 전기전자 및 재료 분야 전반에 걸쳐 각종 신기술을 융합한 첨단 반도체 학문을 익히고 반도체 산업 기술 수요에 적극적으로 부응할 수 있는 맞춤형 인력양성을 목표로 하고 있다. 반도체시스템공학과는 산업에서 요구하는 맞춤형 인재 양성을 위해 산업수요 맞춤형 교육커리큘럼 운영, 인턴십, 현장실습 등 산업현장과 함께하는 살아있는 교육 인프라와 시스템을 제공한다. 또한, 학석사 연계 특화 프로그램을 통해 학부 과정에서부터 대학원 수준의 교육 기회를 제공함으로써 반도체 분야의 핵심 인력으로 발돋움할 수 있는 제도를 적극적으로 운영하고 있다.

교육 목표

반도체 분야를 선도할 수 있는 고급 전문 인력 양성

학과 내규

1. 학과전공의 세부 분야

- 메모리반도체, 시스템반도체, 아날로그/디지털회로설계, 반도체공정, 반도체소자, 반도체재료, 반도체응용센서 등 반도체분야 고급전문인력 양성

2. 입학시험

- 석사·박사과정(석박사통합과정) 공히 서류심사와 전공구술(면접)시험을 실시한다.

3. 이수학점

- 석사과정 : 수료 최저학점은 24학점 이상으로 한다.
- 박사과정 : 수료 최저학점은 36학점 이상으로 한다.
- 석·박사 통합과정 : 최저학점 45학점 이상으로 한다.

4. 종합시험 응시자격

- 석사과정 : 2학기 이상 등록하고 18학점 이상 취득한 자 또는 24학점 이상 수강 신청한 자로 평균 성적이 B⁰ 이상인 자.
- 박사과정 : 2학기 이상 등록하고 24학점 이상 취득한 자 또는 36학점 이상 수강 신청한 자로 평균 성적이 B⁰ 이상인 자.
- 석박사통합과정 : 4학기 이상 등록하고 36학점 이상 취득한 자 또는 45학점 이상 수강 신청한 자로 평균 성적이 B⁰ 이상인 자.

5. 종합시험과목

학위과정	종합시험과목
석사과정	전공과목 중 이수한 과목 또는 이수 중인 과목 중 2과목을 선택
박사과정	전공과목 중 이수한 과목 또는 이수 중인 과목 중 3과목을 선택
석박사통합과정	박사과정과 동일

6. 선수과목

【대학원 학칙 시행세칙 제31조(선수 및 보충 과목) 참조】

7. 논문 예비 심사 (논문계획서 제출)

- 석사과정 : 석사과정 학생은 3차 학기에 공개적으로 논문계획서 심사를 받아야 하며 전공 관련 교수 3명이 심사위원으로 참석하는 것을 원칙으로 한다.
- 박사과정 : 박사과정 학생은 2차 학기에 공개적으로 논문계획서 심사를 받아야 하며 전공 관련 교수 3명이 심사위원으로 참석하는 것을 원칙으로 한다.
- 석박사 통합과정 : 석박사 통합과정 학생은 3차 학기에 공개적으로 논문계획서 심사를 받아야 하며 전공 관련 교수 3명이 심사위원으로 참석하는 것을 원칙으로 한다.
- * 논문계획서 : 논문계획서 제출 시 석사과정은 3차 학기 이전, 박사과정은 2차 학기 이전, 석박사통합과정은 4차 학기 이전에 지도교수 제청서와 함께 학과사무실에 제출해야 한다.

8. 외국어 시험

- 일반대학원 외국어 시험 규정에 따라 시행

9. 종합시험 및 면제

- 일반대학원 종합시험 규정에 따라 시행

10. 논문심사

- 석·박사, 석박사통합과정 학생은 각 과정을 수료한 자로서 각종 시험에 합격하고 학위논문 심사에 합격해야 학위를 수여 받을 수 있다.

11. 장학생 선발

- 대학원 장학금 규정에 따라 선발

12. 학과 내규에 적시하지 않은 사항은 대학원 학칙과 시행세칙에 따른다.

부 칙

이 개정 내규는 2023년 3월 1일부터 시행한다.